

```

1 /*****
2 /***          存在しないI/OポートのPDR設定値          ***
3 /*****
4 #ifndef INCLUDED_NONEXISTPORT_H
5 #define INCLUDED_NONEXISTPORT_H
6
7 #define PIN_SIZE    64                /* マイコンのピン数設定（100, 64, 48のどれか） */
8
9 #if PIN_SIZE == 100                  /* 存在しないポート */
10 #define DEF_POPDR      0x00          /* P0 : なし */
11 #define DEF_P1PDR      0x00          /* P1 : なし */
12 #define DEF_P2PDR      0x00          /* P2 : なし */
13 #define DEF_P3PDR      0x00          /* P3 : なし */
14 #define DEF_P4PDR      0x00          /* P4 : なし */
15 #define DEF_P5PDR      0x00          /* P5 : なし */
16 #define DEF_PAPDR      0x00          /* PA : なし */
17 #define DEF_PBPDR      0x00          /* PB : なし */
18 #define DEF_PCPDR      0x00          /* PC : なし */
19 #define DEF_PDPDR      0x00          /* PD : なし */
20 #define DEF_PEPDR      0x00          /* PE : なし */
21 #define DEF_PHPDR      0x00          /* PH : なし */
22 #define DEF_PJPDR      0x00          /* PJ : なし */
23
24 #elif PIN_SIZE == 64
25 #define DEF_POPDR      0x80          /* P0 : P07          */
26 #define DEF_P1PDR      0x0C          /* P1 : P13, P12     */
27 #define DEF_P2PDR      0x3F          /* P2 : P25~P20      */
28 #define DEF_P3PDR      0x18          /* P3 : P34, P33     */
29 #define DEF_P4PDR      0xA0          /* P4 : P47, P45     */
30 #define DEF_P5PDR      0x0F          /* P5 : P53~P50      */
31 #define DEF_PAPDR      0xA4          /* PA : PA7, PA5, PA2 */
32 #define DEF_PBPDR      0x14          /* PB : PB4, PB2     */
33 #define DEF_PCPDR      0x03          /* PC : PC1, PC0     */
34 #define DEF_PDPDR      0xFF          /* PD : PD7~PD0      */
35 #define DEF_PEPDR      0xC0          /* PE : PE7, PE6     */
36 #define DEF_PHPDR      0x00          /* PH : なし          */
37 #define DEF_PJPDR      0x0A          /* PJ : PJ3, PJ1     */
38
39 #elif PIN_SIZE == 48
40 #define DEF_POPDR      0xA8          /* P0 : P07, P05, P03 */
41 #define DEF_P1PDR      0x0C          /* P1 : P13, P12     */
42 #define DEF_P2PDR      0x3F          /* P2 : P25~P20      */
43 #define DEF_P3PDR      0x1C          /* P3 : P34~P32     */
44 #define DEF_P4PDR      0xB8          /* P4 : P47, P45~P43 */
45 #define DEF_P5PDR      0x3F          /* P5 : P50~P55     */
46 #define DEF_PAPDR      0xA5          /* PA : PA7, PA5, PA2, PA0 */
47 #define DEF_PBPDR      0xD4          /* PB : PB7, PB6, PB4, PB2 */
48 #define DEF_PCPDR      0x0F          /* PC : PC3~PC0     */
49 #define DEF_PDPDR      0xFF          /* PD : PD7~PD0      */
50 #define DEF_PEPDR      0xE1          /* PE : PE7~PE5, PE0 */
51 #define DEF_PHPDR      0x00          /* PH : なし          */
52 #define DEF_PJPDR      0x0A          /* PJ : PJ3, PJ1     */
53
54 #endif
55
56 #endif /* INCLUDED_NONEXISTPORT_H */

```